

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**

THIS PAGE BLANK (USPTO)

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-004213
 (43)Date of publication of application : 06.01.1999

(51)Int.Cl.

H04J 13/04

(21)Application number : 09-152735
 (22)Date of filing : 11.06.1997

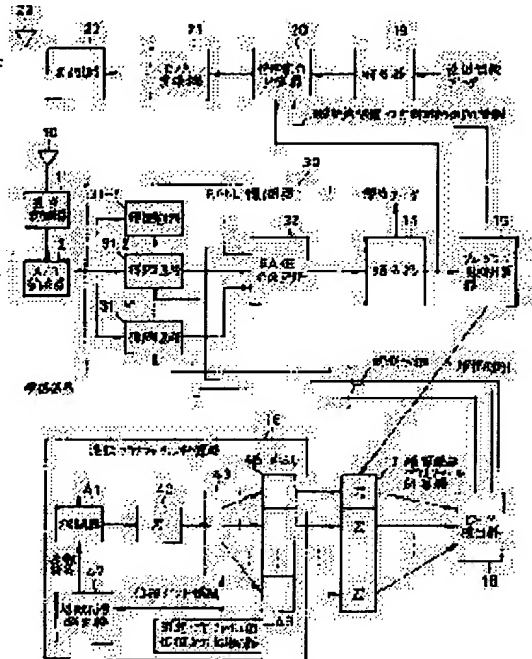
(71)Applicant : NEC CORP
 (72)Inventor : KONDOU TAKEYUKI

(54) SPREAD SPECTRUM RECEIVER

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a spread spectrum receiver improving a reception characteristic by providing the integrated time of an optimum correlation value for the conversion of a phasing frequency.

SOLUTION: In a phasing period computer 15, the displacement of transmission power is obtained from transmission power control information extracted by a decoder 14, relative power is calculated and a phasing period is calculated by the calculated result. An integrated period is decided in accordance with the phasing period and relative power corresponding to the phasing period is integrated and synchronous acquisition is precisely executed.



LEGAL STATUS

[Date of request for examination] 11.06.1997
 [Date of sending the examiner's decision of rejection]
 [Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]
 [Date of final disposal for application]
 [Patent number] 2856198
 [Date of registration] 27.11.1998
 [Number of appeal against examiner's decision of rejection]
 [Date of requesting appeal against examiner's decision of rejection]
 [Date of extinction of right]

Copyright (C); 1998,2000 Japanese Patent Office

THIS PAGE BLANK (USPTO)

(19) 日本国特許庁 (J P)

(12) 特 許 公 報 (B 2)

(11) 特許番号

第2856198号

(45) 発行日 平成11年(1999) 2月10日

(24) 登録日 平成10年(1998) 11月27日

(51) Int.Cl.⁹

識別記号

F I

H 0 4 J 13/04

H 0 4 J 13/00

G

請求項の数 9 (全 15 頁)

(21) 出願番号 特願平9-152735
(22) 出願日 平成9年(1997) 6月11日
(65) 公開番号 特開平11-4213
(43) 公開日 平成11年(1999) 1月6日
審査請求日 平成9年(1997) 6月11日

(73) 特許権者 000004237
日本電気株式会社
東京都港区芝五丁目7番1号
(72) 発明者 近藤 毅幸
東京都港区芝五丁目7番1号 日本電気
株式会社内
(74) 代理人 弁理士 ▲柳▼川 信

審査官 石井 研一

(56) 参考文献 特開 平7-202843 (J P, A)
特開 平8-125604 (J P, A)

(58) 調査した分野(Int.Cl.⁹, D B名)
H04J 13/04

(54) 【発明の名称】 スペクトラム拡散受信機

1

(57) 【特許請求の範囲】

【請求項1】 スペクトラム拡散された信号を受信してこの受信信号の逆拡散により検出される同期位相に基いて受信信号の復調をなすスペクトラム拡散受信機であつて、

拡散符号の位相をサーチ範囲に亘り制御しつつ前記受信信号と拡散符号との相関を求める相関算出手段と、前記拡散符号の各位相状態における前記相関算出手段の算出出力を積算周期に亘って積算する積算手段と、前記積算手段の出力からピークバスを検出して同期位相を求めるピーク検出手段と、

前記同期位相に従って前記受信信号の復調をなす復調手段と、

通信相手から送信された送信電力を制御するための所定周期の送信電力制御情報を抽出して送信電力変位より相

2

対的送信電力を求めてこの相対的送信電力に従って前記積算周期を定めるフェージング周期計算手段と、前記送信電力制御情報に従って送信電力を算出して送信する送信手段とを含み、

前記フェージング周期計算手段は、

充分長いフェージング周期に相当する周期で前記相対的送信電力の平均値を求め、この平均値に対する前記相対的送信電力の正負を算出し、正の符号の連続と負の符号の連続、または負の符号の連続と正の符号の連続する周期を求めて各周期の平均値を算出し、この平均値をフェージング周期とし、このフェージング周期より前記積算周期を求めるよう構成したことを特徴とするスペクトラム拡散受信機。

【請求項2】 前記フェージング周期計算手段は、前記相対的送信電力の分散を計算してこの分散値がフェージ

ンクがない場合の値程度であるときには、前記積算周期をより大に設定することを特徴とする請求項1記載のスペクトラム拡散受信機。

【請求項3】 前記フェージング周期計算手段は、フェージング周期が短く送信電力制御周期に近い場合には、前記積算周期をより小とすることを特徴とする請求項1または2記載のスペクトラム拡散受信機。

【請求項4】 前記フェージング周期計算手段は、フェージング周期が送信電力制御周期よりも充分長く、前記相対的送信電力の分散がフェージングがない場合の分散より大なる場合は、前記フェージング周期を前記積算周期とすることを特徴とする請求項1〜3いずれか記載のスペクトラム拡散受信機。

【請求項5】 前記フェージング周期計算手段は、前記フェージング周期が短く送信電力制御周期に近い場合には、瞬時の送信電力更新を無効とすることを特徴とする請求項1〜4いずれか記載のスペクトラム拡散受信機。

【請求項6】 前記送信手段は、前記瞬時の送信電力更新が無効の場合には、送信電力制御を行わないようにしたことを特徴とする請求項5記載のスペクトラム拡散受信機。

【請求項7】 前記送信手段は、前記瞬時の送信電力更新が無効の場合には、送信電力制御周期よりも充分長い周期で送信電力制御情報を周期的に取り込み、この送信電力制御周期より充分長い周期で送信電力を更新するようにしことを特徴とする請求項5記載のスペクトラム拡散受信機。

【請求項8】 前記送信手段は、前記瞬時の送信電力更新が無効の場合には、過去の送信電力制御情報を重み付けして計算して送信電力を更新するようにしたことを特徴とする請求項5記載のスペクトラム拡散受信機。

【請求項9】 前記送信手段は、前記瞬時の送信電力更新が無効の場合には、送信電力制御周期よりも充分長い周期で送信電力制御情報を平均し、前記送信電力制御周期よりも充分長い周期で当該平均の値により送信電力を更新することを特徴とする請求項5記載のスペクトラム拡散受信機。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明はスペクトラム拡散受信機に関し、特に同期捕捉と送信電力制御のためのフェージング周期検出方式に関するものである。

【0002】

【従来の技術】 割当てられた周波数帯を利用して多数の局が相互に通信する場合のマルチプルアクセス（多元接続）方式には、FDMA（周波数分割多重方式）やTDMA（時分割多重方式）やCDMA（符号分割多重方式）等様々な通信方式が提案されている。これ等の多くは、サービス地域を細かく分割したセルに基地局を配置して、加入者機器はこの基地局を介して他の加入者機器

と通信する。

【0003】 なかでもバースト同期を必要としないCDMA方式は、加入者を多く抱える通信システムに適しており、干渉や妨害にも強いなどの利点があり注目を浴びている。スペクトラム拡散通信方式を用いたCDMA方式では、各利用者に異なる拡散符号系列を割当て、それを用いて拡散変調を行うマルチプルアクセス方式である。従って、1つのセル内においても同一周波数を複数の利用者が用いることができる。

【0004】 周知の如く、スペクトラム拡散通信方式は、受信信号を逆拡散により復調する上で送信側で使用した拡散符号に同期した拡散符号を用いることが前提であり、例えば、マルチパス等に起因する伝搬路遅延の変化等の影響を受け拡散符号の1チップを越えてずれる様な場合は、正確なデータ復調は困難になるため、送信側と受信側の拡散符号系列の位相差を十分に小さな値（通常1/2チップ以下）まで追いつく同期捕捉（初期同期）と、一旦捕捉された同期位置を雑音や変調の影響で見失わない様常に要求されるチップ精度に保つ同期追跡（同期保持）の技術が不可欠である。

【0005】 従来、この種の同期捕捉回路は、例えば特開平7-202843号公報に示される様に、スペクトラム拡散受信器において拡散コードのチップ位相同期の捕捉を目的として用いられている。

【0006】 図11は従来のスペクトラム拡散受信機とその同期捕捉回路の一例を示すブロック図である。図11に示す如く、受信アンテナ10に接続された直交復調器11と、直交復調器11の出力をアナログ・デジタル変換するAD変換器12と、AD変換器12に並列接続したRAKE（レーク）復調器30と同期捕捉追従器40と、RAKE復調器30に接続される復号器14から構成される。

【0007】 RAKE復調器30は相関復調出力のうち電力順位で上位3出力を最大比合成するもので、同期捕捉追従器40から得られる位相情報より相関復調を行う3個の復調回路31-1〜31-3による各相関復調出力をRAKE合成回路32で合成して出力する。

【0008】 同期捕捉追従器40では、相関器41で相関電力を計算し、相関電力を積算器42で積算し、レイリーフェージング周期 T_w よりも充分に短い周期 T_r （ $T_w/100$ 程度）でスイッチ43で順次切替えて各周期で積算した相関電力をN個の積算器44-1〜Nに入力して積算し、指定する回数積算期間に達した時点で、スイッチ45を切替えることにより積算器44-1〜44-Nの中の値の大きい3個の積算値を与える積算器に対応する位相シフト量を検出し、RAKE復調器30に出力する。この様にして同期捕捉を行っている。

【0009】

【発明が解決しようとする課題】 上述した従来技術における問題点は、設定した積算周期と実際のフェージング

周期が一致せず、設定した積算周期が短い場合にはフェージング周期が長いとフェージングの落ち込み部分を積算することになる場合があり、設定した積算周期が長い場合にはフェージング周期が短いと必要以上の時間積算することになりバスの追従が遅くなり、同期捕捉能力が劣化するということである。

【0010】その理由は、フェージング周波数が移動機の移動速度により随時変化するために最適な相関値の積算時間を得ることができないからである。

【0011】本発明の目的は、フェージング周波数の変換に対しても最適な相関値の積算時間を得る様に、受信特性を改善可能としたスペクトラム拡散受信機を提供することである。

【0012】

【課題を解決するための手段】本発明によれば、スペクトラム拡散された信号を受信してこの受信信号の逆拡散により検出される同期位相に基いて受信信号の復調をなすスペクトラム拡散受信機であって、拡散符号の位相をサーチ範囲に亘り制御しつつ前記受信信号と拡散符号との相関を求める相関算出手段と、前記拡散符号の各位相状態における前記相関算出手段の算出出力を積算周期に亘って積算する積算手段と、前記積算手段の出力からピークパスを検出して同期位相を求めるピーク検出手段と、前記同期位相に従って前記受信信号の復調をなす復調手段と、通信相手から送信された送信電力を制御するための所定周期の送信電力制御情報を抽出して送信電力変位より相対的送信電力を求めてこの相対的送信電力に従って前記積算周期を定めるフェージング周期計算手段と、前記送信電力制御情報に従って送信電力を算出して送信する送信手段とを含み、前記フェージング周期計算手段は、充分長いフェージング周期に相当する周期で前記相対的送信電力の平均値を求め、この平均値に対する前記相対的送信電力の正負を算出し、正の符号の連続と負の符号の連続、または負の符号の連続正の符号の連続する周期を求めて各周期の平均値を算出し、この平均値をフェージング周期とし、このフェージング周期より前記積算周期を求めるよう構成したことを特徴とするスペクトラム拡散受信機が得られる。

【0013】そして、前記フェージング周期計算手段は、前記相対的送信電力の分散を計算してこの分散値がフェージングがない場合の値程度であるときには、前記積算周期をより大に設定することを特徴としており、また、前記フェージング周期計算手段は、フェージング周期が短く送信電力制御周期に近い場合には、前記積算周期をより小とすることを特徴とする。

【0014】更に、前記フェージング周期計算手段は、フェージング周期が送信電力制御周期よりも充分長く、前記相対的送信電力の分散がフェージングがない場合の分散より大なる場合は、前記フェージング周期を前記積算周期とすることを特徴としており、更にはまた、前記

フェージング周期計算手段は、前記フェージング周期が短く送信電力制御周期に近い場合には、瞬時の送信電力更新を無効とすることを特徴とする。

【0015】そして、前記送信手段は、前記瞬時の送信電力更新が無効の場合には、送信電力制御を行わないようにしたことを特徴としており、また、前記送信手段は、前記瞬時の送信電力更新が無効の場合には、送信電力制御周期よりも充分長い周期で送信電力制御情報を周期的に取り込み、この送信電力制御周期より充分長い周期で送信電力を更新するようにしことを特徴とする。

【0016】更に、前記送信手段は、前記瞬時の送信電力更新が無効の場合には、過去の送信電力制御情報を重み付けして計算して送信電力を更新するようにしたことを特徴としており、更にはまた、前記送信手段は、前記瞬時の送信電力更新が無効の場合には、送信電力制御周期よりも充分長い周期で送信電力制御情報を平均し、前記送信電力制御周期よりも充分長い周期で当該平均の値により送信電力を更新することを特徴とする。

【0017】以下に本発明の作用を述べる。送信電力制御情報の送信電力変位より相対的送信電力を求め、相対的送信電力よりフェージング周期を求め、サーチ範囲の相関レベルのプロファイルをフェージング周期に相当する積算周期にわたり積算することにより、フェージングの影響を考慮したピーク検出特性を改善している。また、送信電力制御がフェージング周期に追従できない場合は、瞬時の送信電力を更新を停止し、送信電力を緩やかに更新することにより、送信電力制御特性の劣化を防ぐ様にしている。

【0018】

【発明の実施の形態】以下に図面を参照して本発明の実施例について説明する。

【0019】図1は本発明の実施例のブロック図であり、図11と同等部分は同一符号により示されている。図1を参照すると、本発明の実施例は、アンテナ10に接続された直交復調器11と、直交復調器11の出力をAD変換するAD変換器12と、ピーク検出器18より同期位相を得て、受信信号を逆拡散、検波、レーク(RAKE)合成を行い復調データを出力するRAKE復調器13と、AD変換器12に並列接続されサーチ範囲の相関レベルを計算する遅延プロファイル計算器16と、RAKE復調器13に接続された復調データを復号することにより復号データを作成し、また復号データ中に含まれる送信電力制御情報を抽出する復号器14とを有する。

【0020】更に、本発明の実施例は、復号器14に接続した送信電力制御情報からフェージング周期と瞬時の送信電力更新の有効無効を求めるフェージング周期計算器15と、遅延プロファイル計算器16に接続された遅延プロファイルを積算周期に亘り積算することにより積算遅延プロファイルを求める積算遅延プロファイル計算

器17と、積算遅延プロファイル計算器17に接続され積算遅延プロファイルを用いてRAKE復調器30の逆拡散の同期位相とするためのピークを検出するピーク検出器18と、送信情報データを符号化する符号器19と、符号器19に接続された送信電力制御情報と瞬時送信電力更新有効無効の情報より送信電力を求める送信電力計算器20と、送信電力計算器20に接続されたデジタル信号をアナログ信号に変換するデジタルアナログ

(DA)変換器21と、DA変換器21に接続されたアナログ信号を送信周波数に変調する変調器22と、変調器22の出力信号を送信する送信アンテナ23とを有する。

【0021】遅延プロファイル計算器16は、遅延プロファイル用位相シフト器49と、拡散符号発生器47と、相関器41と、積算器42と、スイッチ43と、メモリ48とにより構成される。

【0022】遅延プロファイル計算器16は、拡散符号器47で位相シフト量だけ位相をシフトした拡散符号を発生し、相関器41で相関電力を計算し、相関電力を積算器42で積算し、遅延プロファイル用位相シフト制御器49で周期的に位相シフト量を更新し、スイッチ43で位相シフト量に従い積算器42とメモリ48との接続を切替え、周期的にメモリ48に遅延プロファイルデータを格納する。

【0023】積算遅延プロファイル計算器17は複数の積算機能付きメモリにより構成される。積算遅延プロファイル計算器17はフェージング周期計算器15により通知される積算期間に亘り遅延プロファイル計算器16のプロファイルデータを格納されたメモリ48からの入力値と積算遅延プロファイル計算器17のメモリの値を積算し、積算した結果をメモリに保持する構成を有する。

【0024】ピーク検出器18は積算遅延プロファイル計算器17の各メモリに接続され、メモリの中から複数の積算値を大きいものM個を検出し、RAKE復調器30に出力する構成である。ピーク検出器18は積算周期に亘り積算された積算遅延プロファイルの中からM個の積算値の大きい位相シフト量を求め、これ等のM個の積算値を大きい位相シフト量を同期位相としてRAKE復調器30に通知する。

【0025】RAKE復調器30は図11の従来例と同一構成であるが、本例では、復調回路がM個(31-1~31-M)設けられている。RAKE復調器30は相関復調電力のうち電力順位の上位M個を最大比合成するもので、ピーク検出器18から得られる同期位相により相関復調を行うM個の相関復調回路31-1~31-Mによる各相関復調出力をRAKE合成回路32で合成して出力する。ここでMの値は8程度あれば充分である。

【0026】図2は本発明の実施例の動作を示すフローチャートであり、図2を参照しつつ図1のブロックの動

作について説明する。

【0027】復調器14は移動機から送信された送信電力制御情報を復号する。フェージング周期計算器15は送信電力制御情報の送信電力変位を求め(ステップA1)、送信電力変位より相対的な送信電力を求め(ステップA2)、充分長いフェージング周期に相当する周期で相対的な送信電力の平均値を求める(ステップA3)。更に、相対的な送信電力の平均値に対する相対的な送信電力の正負を求め(ステップA4)、正の符号の連続と負の符号の連続する、または負の符号の連続と正の符号の連続する周期を求め(ステップA5)、各周期の平均値を求める。

【0028】更にはまた、この平均値をフェージング周期として(ステップA6)、フェージング周期が短く送信電力制御周期に近い場合は(ステップA7)、送信電力制御が追従できないフェージング周期であると判断して、瞬時の送信電力更新を無効とし(ステップA8)、積算周期を短い周期とし(ステップA9)、相対的な送信電力の分散を求める(ステップA10)。

【0029】そして、この相対的な送信電力の分散が定常状態の分散値に近い場合(ステップA11)はフェージング無しと判断し、積算周期を充分長い周期とし(ステップA12)、フェージング周期が送信電力制御周期よりも充分長く(ステップA7)、相対的な送信電力の分散がフェージングがない場合の分散値より大きい場合(ステップA11)は、フェージング周期を積算周期とする(ステップA13)。

【0030】積算遅延プロファイル計算器17はフェージング計算器15より得られる積算周期に亘り遅延プロファイルを積算する(ステップA14)。ピーク検出器18は積算遅延プロファイルより複数のピークパスを検出することに対応する複数の同期位相を求める(ステップA15)。

【0031】RAKE復調器13では、ピーク検出器18の複数のピークパスの同期位相に基づいて複数のパスの受信信号を復調する。送信電力計算器20は、瞬時の送信電力更新が無効の場合は、送信電力の更新が緩やかとなるように送信電力を制御する(ステップA8)。

【0032】図3、図4を参照して、フェージングがない場合の動作について説明する。図3は送信電力制御の一例を示す。この例では、送信電力制御情報が反映されるスロットは2スロット後である。

【0033】第Nスロットで移動機がパイロット部分を送信する(図3(a))。基地局は同じ第Nスロットでパイロット部分を受信する(図3(b))。受信後にパイロット受信レベルと目標とする受信レベルとの差より送信電力制御情報を計算する。例えば、パイロット受信レベルが目標受信レベルよりも小さい場合は1dB送信電力を上げ、パイロット受信レベルが目標受信レベルよりも大きい場合は1dB送信電力を下げる情報とする

(図3(c))。

【0034】基地局は、送信電力制御情報を第N+1スロットで送信する(図3(d))。移動機は同じ第N+1スロットで送信電力制御情報部分を受信する(図3(e))。受信後に送信電力制御情報を復号する(図3(f))。復号後に送信電力を計算する。送信電力制御情報が1dB上げる内容であれば前スロットの送信電力から1dB加算した送信電力とし、送信電力制御情報が1dB下げる内容であれば前スロットの送信電力から1dB減算した送信電力とする(図3(g))。移動機は第N+2スロットで送信電力制御情報を反映した送信電力でパイロット部分を送信する(図3(h))。

【0035】図4を参照して、フェージングがない場合の受信電力レベル、送信電力レベル、送信電力制御情報による相対的な送信電力レベルの一例を示す。

【0036】受信レベルは、図に示すように受信レベルの目標値を中心に6スロット周期で階段状に上がり下がりを経返す。これは、以下に説明するように送信電力制御情報が2スロット後に反映されるためである。例えば、S1では受信レベルが目標の受信レベルより小さいので、例えば1dB送信電力を上げる情報を送信することにより、2スロット後に受信レベルが1dB上がる。S2では受信レベルが目標の受信レベルより大きいので、例えば1dB送信電力を下げる情報を送信することにより、2スロット後に受信レベルが1dB下がる。S3もS2と同様になる。

【0037】送信電力レベルと送信電力制御情報による相対的な送信レベルも受信レベルと同様に6スロット周期で階段状に上がり下がりを経返す。このような性質があるため、本発明のフェージング周期を求める方法を用いると、6スロット周期のフェージングであるとしてしまう(ステップA6)。

【0038】しかし、送信電力制御情報より相対的な送信電力の分散を求めると、1dB程度の小さな値となる。図の例では分散は約0.94dB。フェージングがある場合は、以下に示す様に送信電力制御情報による相対的な送信電力の分散が大きな値となるので、分散の値がフェージングがない場合の分散値、例えば1dB程度の場合は、フェージングがないと判断する。フェージングがないということは、送受信相手とは位置関係が相対的に変化がないということであるので、積算周期を積算プロファイルの精度が充分良くなる程度の充分長い周期とする(ステップA11、A12)。

【0039】図5を参照して、送信電力制御がフェージングにほぼ追従できて程度の長いフェージング周期の場合の動作について説明する。

【0040】図に示す様に目標とする受信レベルが(a)に示す様に長い周期ある特定の値となるので、(b)の様なフェージングがある場合は送信電力制御情報による相対的な送信電力は(c)のようになる。例え

ば、図に示す周期のサンプルにより送信電力制御情報による相対的な送信電力の平均をとる(ステップA3)。この場合は平均値が9.5程度となる。

【0041】次に、この平均値に対する送信電力制御情報による相対的な送信電力の符号を求める(ステップA4)。そして、正の符号の連続と負の符号の連続数、または負の符号の連続数と正の符号の連続数を求める。連続する符号の始めの部分と終わりののは途中部分であるので使用せず、次の符号の連続部分から有効とする。この場合は、正の符号が7連続し、負の符号が12連続し、正の符号が7連続する(ステップA5)。

【0042】この例では正の符号の連続と負の符号の連続の有効なサンプルが1つであるので、連続する正負の符号の周期の平均は $(7+12)/1=19$ となり、この例では1スロットが1msであるので、フェージング周期は19msと求まる。フェージング周波数に変換すると約52.6Hzである(ステップA6)。

【0043】実際の場合は、このフェージング周波数を求める周期を低いフェージング周波数の場合でも充分求まるフェージング周期の2倍程度の値とする。例えば10Hzのフェージングまで求める場合は、200ms程度の周期となる。

【0044】送信電力制御がフェージングにほぼ追従できて程度の長いフェージング周期の場合、送信電力制御情報による相対的な送信電力の分散は、約82.94dBとなり、フェージングがない場合より大きな値となる(ステップA10、11)。この場合はフェージング周期が測定できていないとして、このフェージング周期を積算遅延プロファイルを求めるための積算周期とする(ステップA13)。

【0045】図8を参照して、送信電力制御がフェージングに追従できない短いフェージング周期の場合の動作について説明する。

【0046】図に示す様な、送信電力制御で制御可能な周期よりのフェージング周期の方が短い場合には、求めるフェージング周期が送信電力制御周期と同程度となるので、この場合は送信電力制御周期毎の制御が有効ではないと判断し、送信電力の更新を穏やかに行い、平均的な受信レベルが受信レベルの目標値に近くなる様に制御する(ステップA8)。また、送信電力制御が追従できない短いフェージング周期であるとして、積算遅延プロファイルを求めるための積算周期を短い周期とする(ステップA9)。

【0047】上記実施例において、送信電力計算器20は、瞬時の送信電力更新が無効の場合は、送信電力の更新が緩やかとなる様に送信電力を制御する様にしたが(図2のステップA8)、送信電力制御を行わない方法でも良い。また、他の方法としては、図7に示す如く、送信電力制御周期よりも充分長い周期(Mスロット分)で送信電力制御情報を周期的に取込んで、この周期で送

信電力を更新する方法も考えられる。

【0048】更に他の方法としては、送信電力制御情報を過去に亘って重み付けして計算することにより、送信電力を更新する方法もある。この場合の重み付けは、より現在の送信電力制御情報の重みを大とする様にする。

【0049】図8、9に従って、この方法を具体的に説明する。この場合には、図8に示すブロックを用いるものであり、 a は重み計数であって $0 \leq a \leq 1$ 、 D は1スロットの遅延器を示す。この図8に示すブロックに従って処理すると、送信電力制御情報と重み付けされた送信電力制御情報との関係は、

$$P_{out}[N] = (1 - a) \times P_{out}[N-1] + a \times P_{in}[N]$$

ここで、 $P_{in}[N]$ はスロット# N における送信電力制御情報、 $P_{out}[N]$ はスロット# N における重み付けされた送信電力制御情報である。

【0050】例えば、重み計数 $a = 0, 1$ の場合、各スロットの送信電力制御情報成分は、

# N スロットの影響	10.0%
# $N-1$ スロットの影響	9.0%
# $N-2$ スロットの影響	8.1%
# $N-3$ スロットの影響	7.3%
# $N-4$ スロットの影響	6.6%
# $N-5$ スロットの影響	6.0%

等の様になる。

【0051】この様に直前の影響が大きく過去の影響が指数関数的に小さくなる。この影響度は重み付け係数 a で重み付けした送信電力制御情報を送信電力制御周期よりも充分長い周期 M スロットで周期的に取り込み、例えばこの重み付けした送信電力制御情報の値を丸め、この値を用いて周期 M スロットで送信電力を更新する。

【0052】また別の方法としては、図10に示す如く、送信電力制御周期よりも充分長い周期 (M スロット分) で送信電力制御情報を平均化し、送信電力制御周期よりも充分長い周期で送信電力情報の平均値により送信電力を制御する方法もある。

【0053】この場合の各スロットの影響度は各スロット同じになる。例えば、送信電力更新周期 M の場合、

# N スロットの影響	$1/M \times 100\%$
# $N-1$ スロットの影響	$1/M \times 100\%$
# $N-1$ スロットの影響	$1/M \times 100\%$
# $N-1$ スロットの影響	$1/M \times 100\%$
# $N-1$ スロットの影響	$1/M \times 100\%$

(中略)

# $N-M+1$ スロットの影響	$1/M \times 100\%$
-------------------	--------------------

となる。

【0054】

【発明の効果】第1の効果は、サーチ範囲の受信レベルの遅延プロファイルの積算周期をフェージング周期を基に調節することにより、同期捕捉時のフェージングによるパスの誤検出を抑制し、パス検出特性を改善し、受信

特性を向上させることができることにある。

【0055】その理由は、フェージング周期に亘り受信レベルの遅延プロファイルを積算することで、フェージングによる受信レベルの落ち込みをなくすことができ、また、移動機の移動速度が速い場合にはフェージング周期が小さいのでパスの検出周期を短くすることができ、パス変化の追従性改善され、移動速度が遅い場合にはフェージング周波数が大きいのでパスの検出周期を長く取ることによりパス検出の精度を改善できるからである。

【0056】第2の効果は、瞬時の送信電力制御がフェージングに追従できない場合には瞬時の送信電力の更新を無効にし、緩やかに送信電力制御とすることにより、送信電力制御特性を向上させることができることにある。

【0057】その理由は、求めたフェージング周期が短く送信電力制御周期に近い場合、フェージングに追従できていないと判断でき、フェージングに追従できない場合の瞬時の送信電力制御による送信電力制御特性の悪化を防ぐことができるからである。

【図面の簡単な説明】

【図1】本発明の実施例のブロック図である。

【図2】図1のブロックの動作を示すフローチャートである。

【図3】本発明の実施例の動作を示すタイミングチャートの例である。

【図4】本発明の実施例の動作を示すタイミングチャートの例である。

【図5】本発明の実施例の動作を示すタイミングチャートの例である。

【図6】送信電力制御が追従できない短いフェージング周期の場合の伝搬路のフェージングを示す図である。

【図7】本発明の他の実施例の動作を示す図である。

【図8】本発明の更に他の実施例の一部ブロック図である。

【図9】図8のブロックを用いた場合の動作を示す図である。

【図10】本発明の別の実施例の動作を示す図である。

【図11】従来のスペクトラム拡散受信機の例を示すブロック図である。

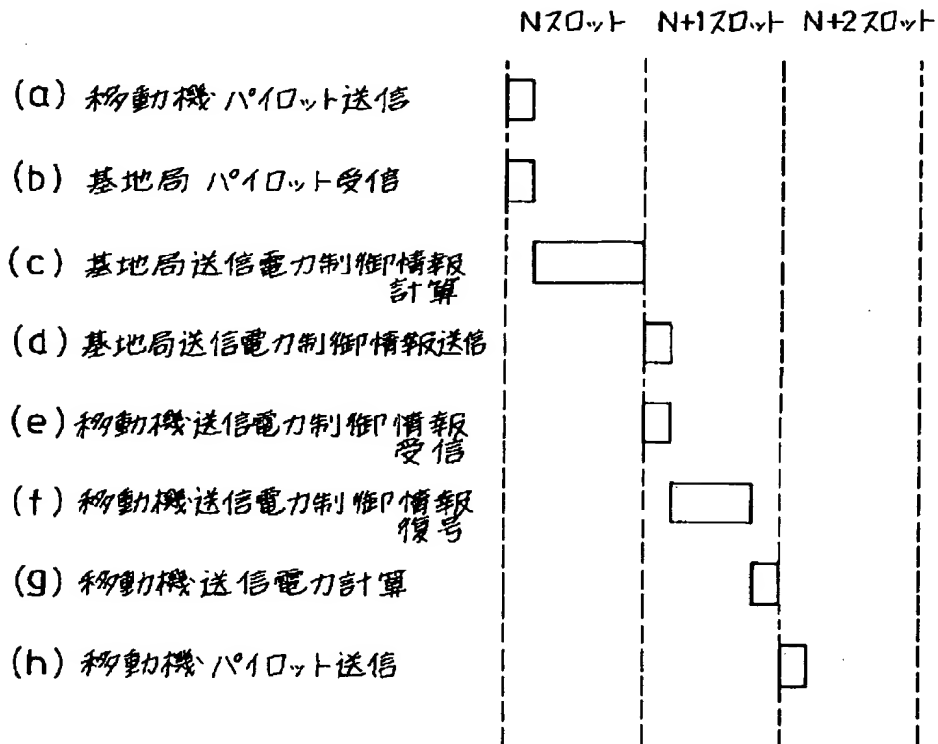
【符号の説明】

- 10 受信アンテナ
- 11 直交復調器
- 12 AD変換器
- 14 復号器
- 15 フェージング周期計算器
- 16 遅延プロファイル計算器
- 17 積算遅延プロファイル計算器
- 18 ピーク検出器
- 19 符号器
- 20 送信電力計算器

21 DA
 22 変調器
 23 送信アンテナ
 30 RAKE復調器
 31-1~31-M 復調回路
 32 RAKE合成回路
 40 同期捕捉追従器

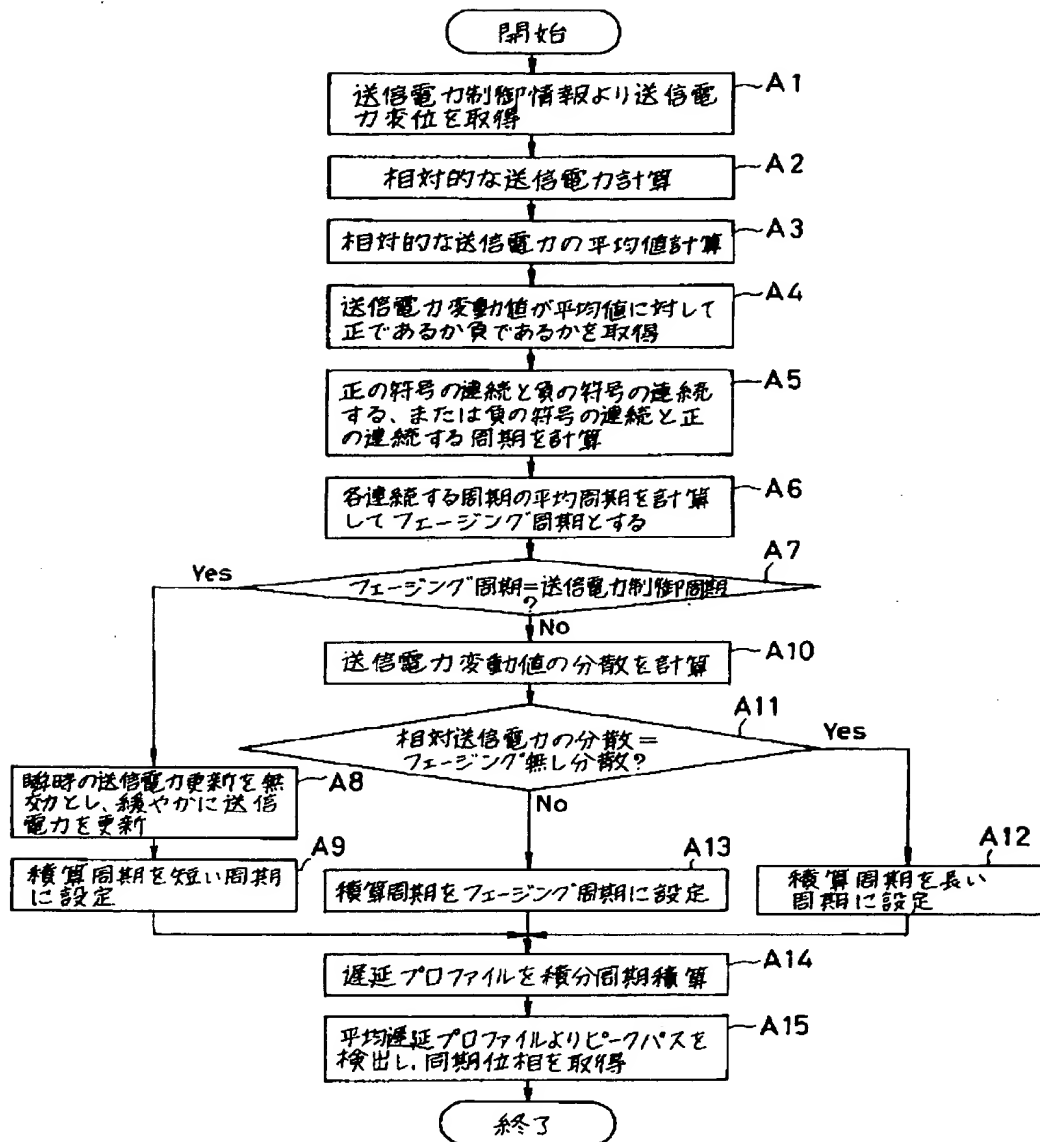
41 相関器
 42 積算器
 43 切替えスイッチ
 47 拡散符号発生器
 48 メモリ
 49 遅延プロファイル用位相シフト制御器

【図3】



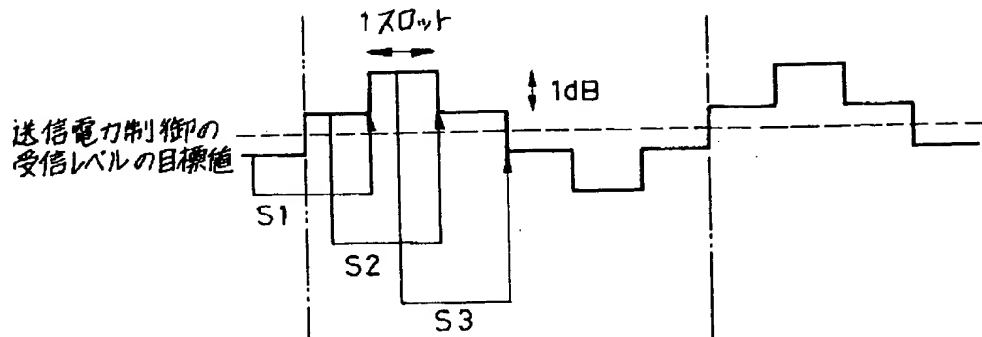
送信電力制御情報の反映される周期が2スロットの場合のタイミングチャートの一例

【図2】

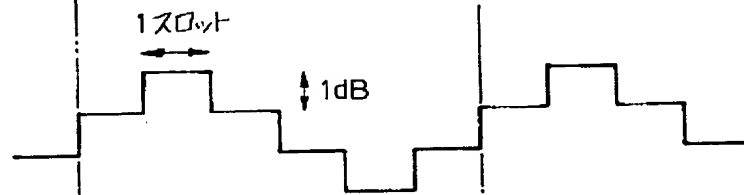


【図4】

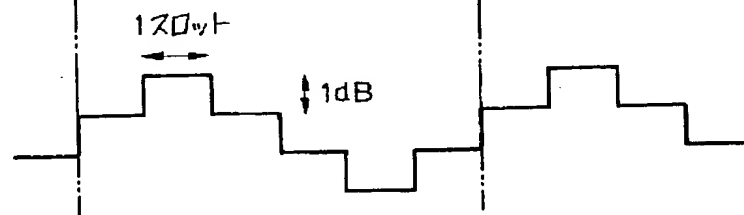
(a) フェージングがない場合の受信電力レベル変化



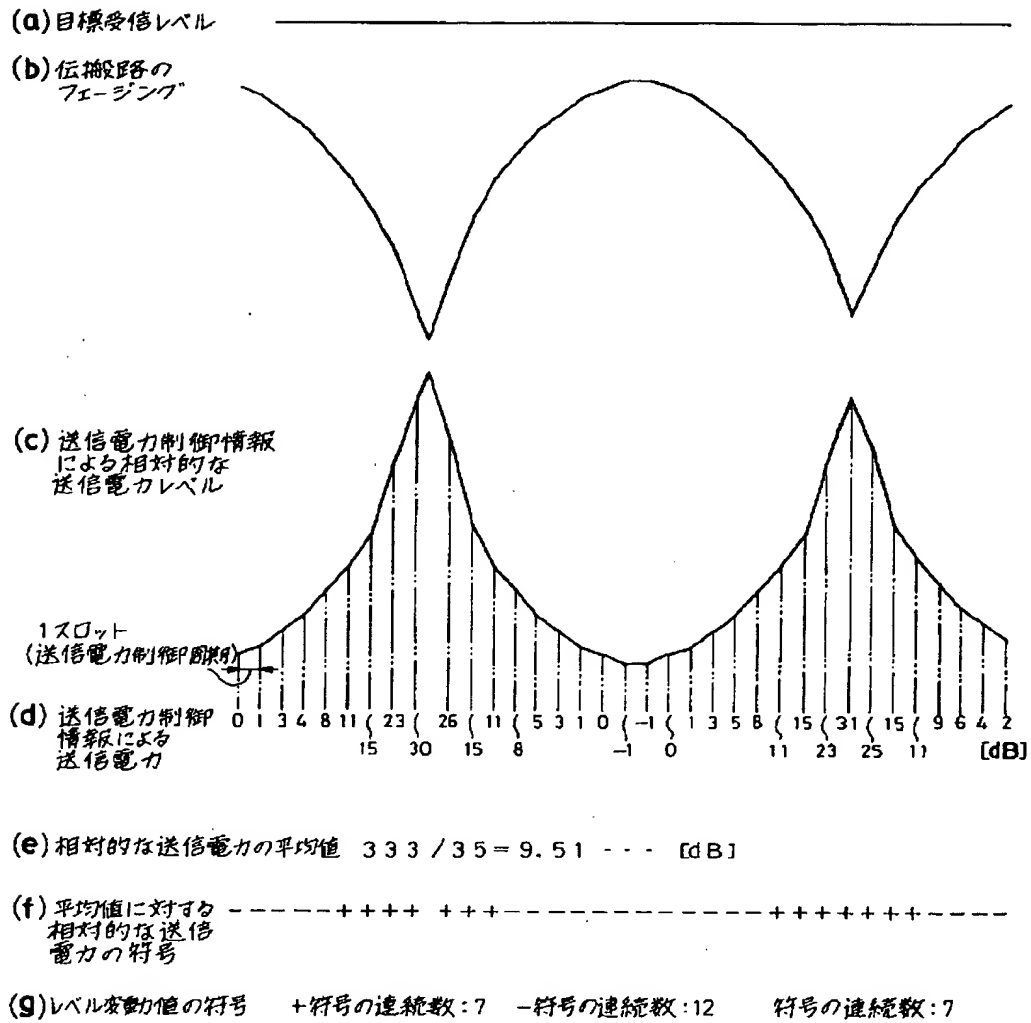
(b) フェージングがない場合の送信電力レベル変化



(c) フェージングがない場合の送信電力制御情報による相対的な送信レベル変化



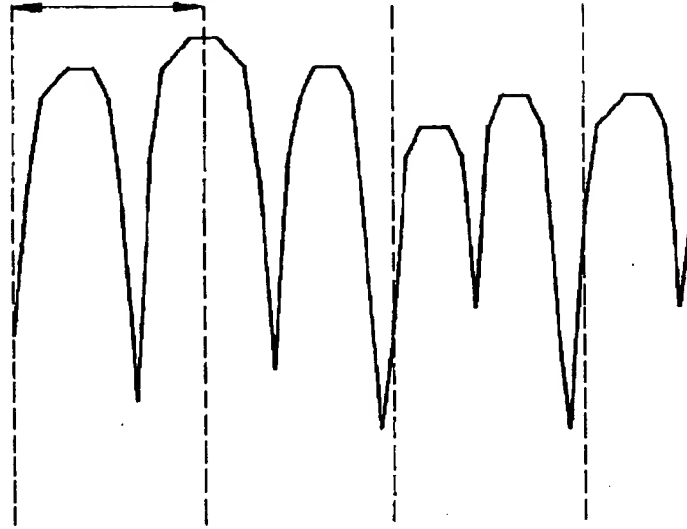
【図5】



送信電力制御が追従できる程度の長いフェージング周期の場合

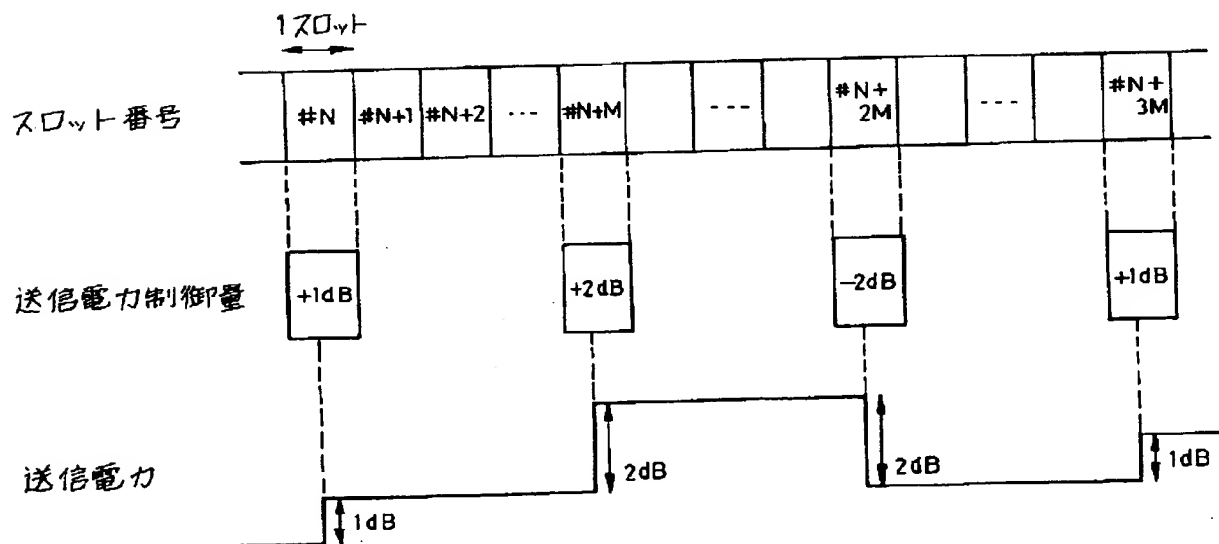
【図6】

1スロット(送信電力制御周期)

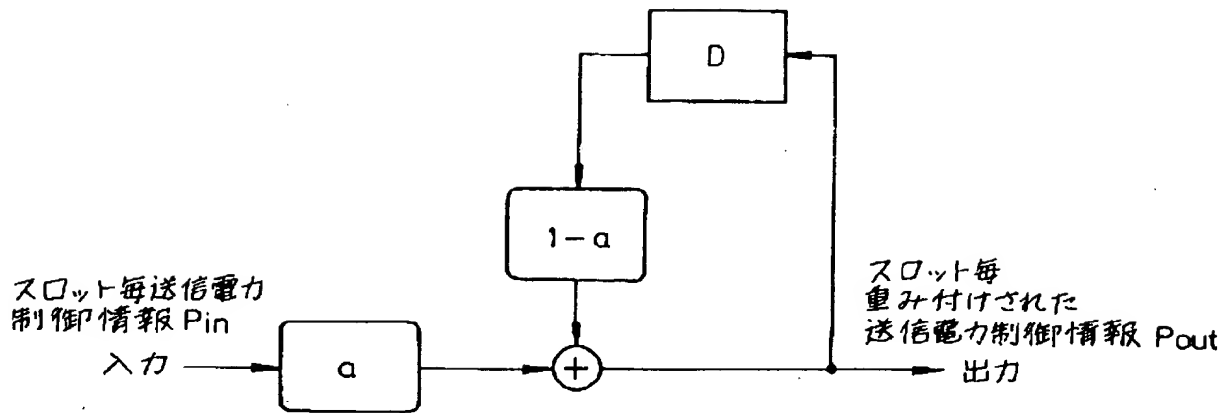


送信電力制御が追従できない短いフェージング周期の場合の伝搬路のフェージング

【図7】

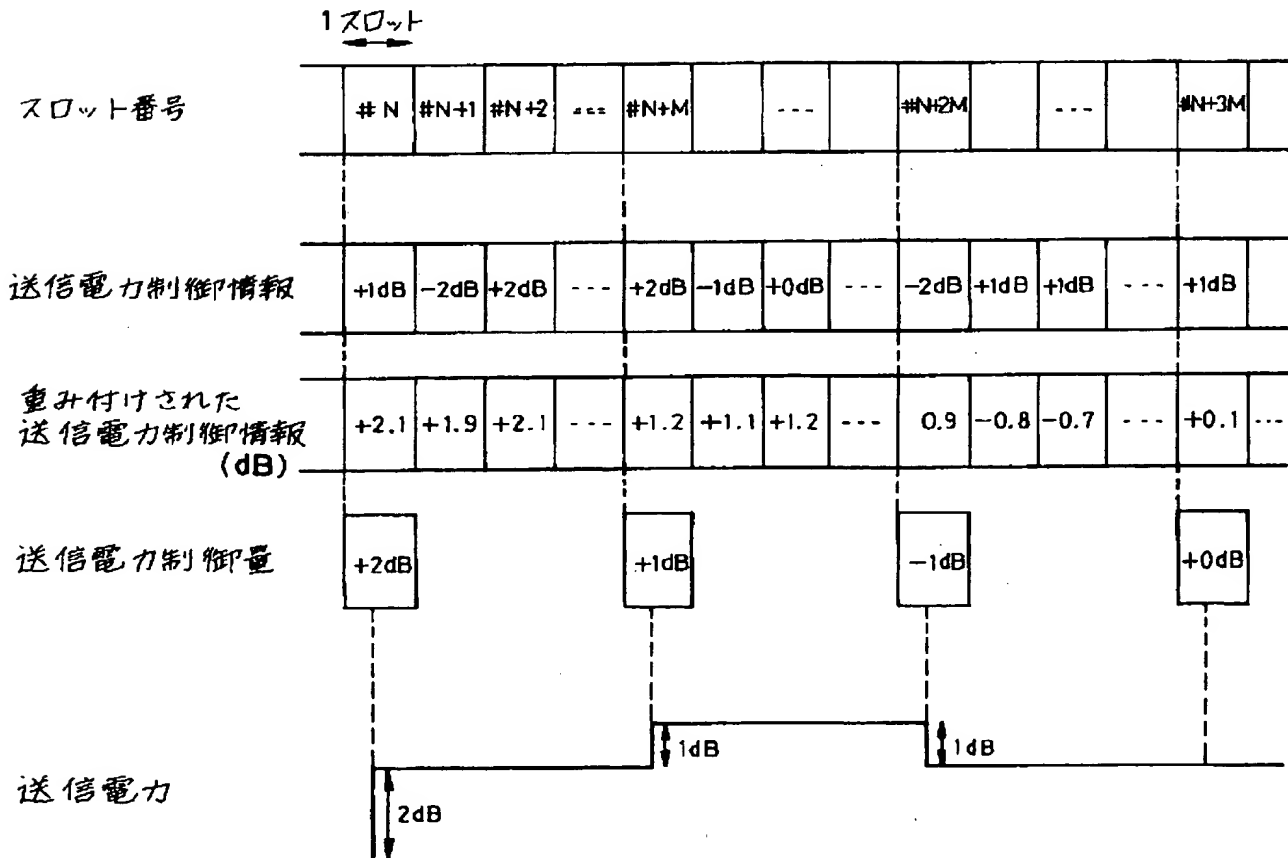


【図8】

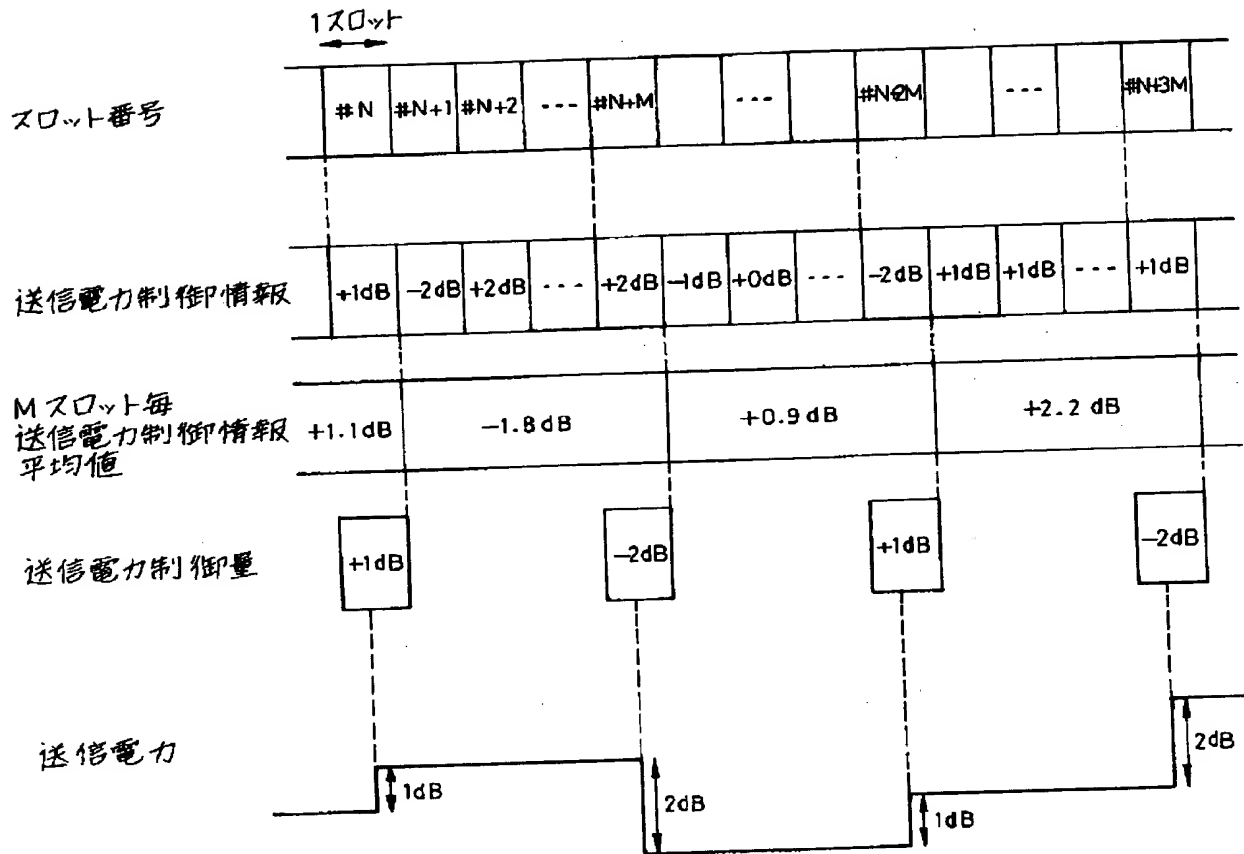


$(a: \text{重み係数 } 0 \leq a \leq 1)$
 $(D: \text{1 スロットの遅延器})$

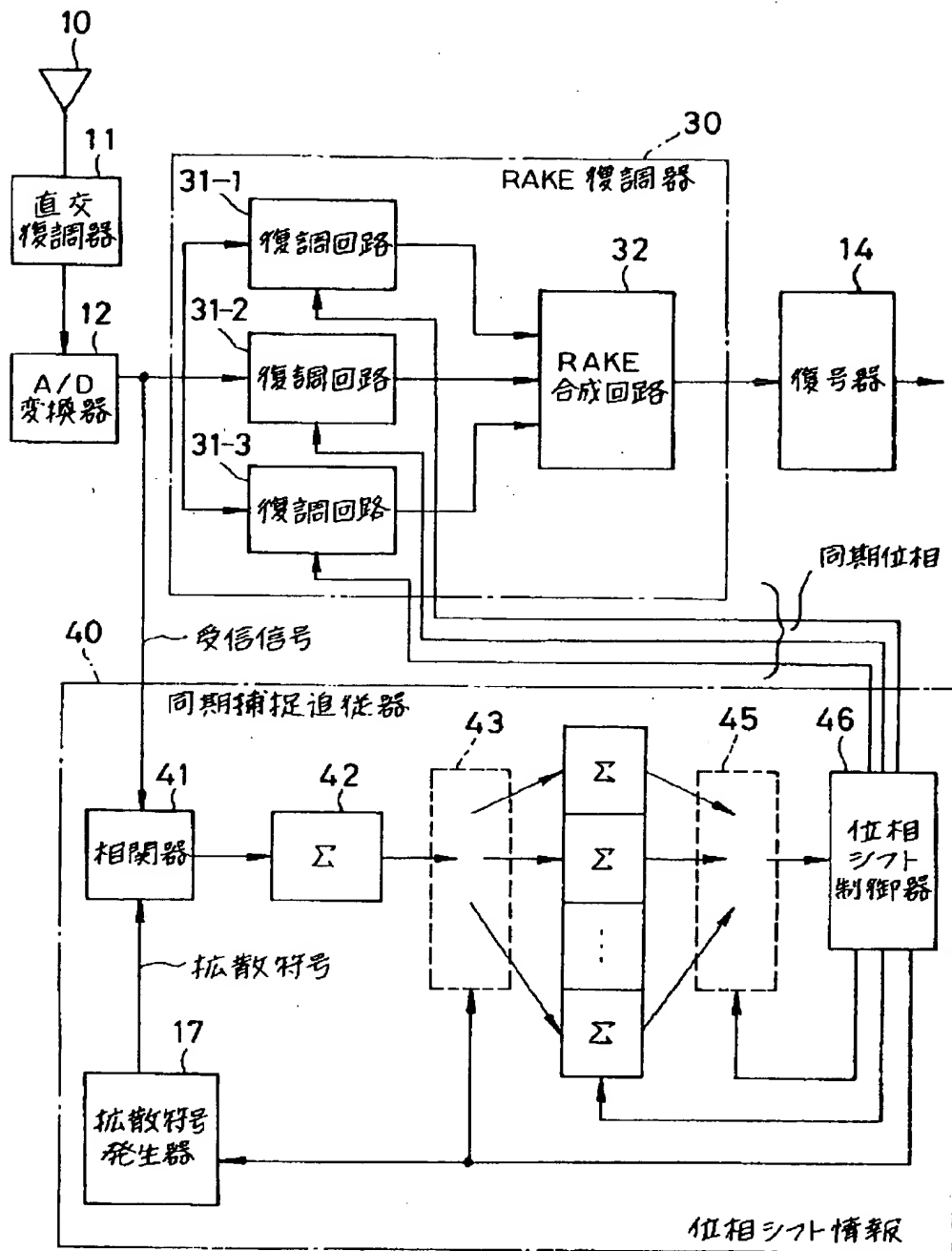
【図9】



【図 10】



【図11】



THIS PAGE BLANK (USPTO)